

第 35 回 電子デバイス実装研究委員会

日時：2021 年 9 月 13 日（月）13:00～17:00
オンライン開催

プログラム

12:45～受付開始

司会 井上 雅博（群馬大学）

13:00～13:40 『電析とデアロイを用いた Au-Ag ナノポーラス構造の作製と評価』（40 分）

..... ○齋藤 美紀子、水野 潤（早稲田大学）、西川 宏（大阪大学）

13:40～13:50 休憩

13:50～14:30 『低抵抗・低転位密度 GaN ウェハの開発』（40 分）

..... ○滝野 淳一（パナソニック(株)）

14:30～14:40 休憩

14:40～15:20 『レーザーリフロー方式はんだボール搭載技術』（40 分）

..... 三和 正人、○時田 俊和（長瀬産業(株)）

15:20～15:30 休憩

司会 櫻井 大輔（パナソニック(株)）

15:30～16:10 『FIB-SEM によるめっき・接合材料解析の紹介』（40 分）

..... ○松島 英輝（日本電子(株)）

16:10～16:20 休憩

16:20～16:55 『JEITA における Sn ウィスカへの取組～低温実装におけるリスク～』（35 分）

..... ○齋藤 彰（(株)村田製作所）

16:55～17:00 委員会議事

（ ）内時間は、質疑応答時間を含む

※プログラムは、都合により若干変更になることがありますので、予めご了承下さい。

※本研究委員会の資料を無断で転載、引用することを禁止します。

一般社団法人スマートプロセス学会 エレクトロニクス生産科学部会